

LISTĂ PUBLICAȚII

Dr. ing. Bogdan Belean

A. Teza de doctorat

(Titlul tezei, domeniul și anul susținerii)

„Arhitecturi reconfigurabile pentru prelucrări de imagini cu aplicații în procesarea automată a imaginilor microarray”, inginerie electronică și telecomunicații, 2010, Universitatea Tehnică din Cluj-Napoca.

B. Cărți și capitole din cărți

(Autorii, titlul cărții, editura, locul și anul publicării, nr. pagini, ISBN)

1. R. Malutan, M. Borda, **B. Belean**, *Traitement du signal génomique - Travaux pratiques*, UT Press, 2011.

C. Lucrări științifice indexate ISI/BDI (2000-2011)

(Autorii, titlul lucrării, conferința/revista, locul și data publicării, paginile, ISBN/ISSN, indexările)

1. **Belean, B.**, Borda, M., Fazakas, A., “Adaptive Microarray Image Acquisition System and Microarray Image Processing Using FPGA Technology”, *Lecture Notes in Computer Science 5179*, Springer, ISBN 978-3-540-85566-8, 327-334, 2008
2. **Belean, B.**, Borda, M., Fazakas, A., “Hardware strategies for image processing in an FPGA based microarray image processing SoC”, *Acta Technica Napocensis: Electronics and Telecommunications*, ISSN 1221-6542, 50(2), 1-4, 2009
3. **Belean, B.**, Borda, M., Fazakas, A., “Hardware implementation for edge detection in cDNA microarray images”, *Proc. of Int. Conf. on Biomedical Electronics and Devices*, pp: 359-363, 2009.
4. **Belean, B.**, Fazakas, A., Malutan, R., Borda, M., “Hardware implementation of microarray image segmentation”, *IEEE Int. Conf. AQTR, Cluj-Napoca*, pp. 292 – 295, 2008.
5. Gomez, P., Diaz, F., **Belean, B.**, Malutan, R, et al., “Robust cDNA microarray image processing on a hand-held device”, *Proc. of IEEE Int. Conf. on Reconfigurable Computing*, pp. 244-251, 2006
6. Gómez, P., Díaz, F., **Belean, B.**, et al., “An FPGA-based genetic microarray processing device”, *Proc. Of IEEE Int. Conf. on Electronics, Circuits and Systems*, pp. 363 – 366, 2006
7. Rodellar, V., Díaz, F., **Belean, B.**, et al., “Genomic Microarray Image Processing on FPGA for Portable Remote Applications”, *Proc. of IEEE Conf. on Programmable Logic*, pp. 13-17, 2007

D. Lucrari in reviste si volume de conferinte neindexate ISI/BDI

1. Keresztes, B., **Belean, B.**, Borda, M., Lavialle, O., “Microarray Image Segmentation Using Marked Point Processes”, *Scientific bulletin of “Politehnica” University, Timisoara*,

Electronics and Communications,, ISSN 1583-3380, pp. 124 – 129, 2010

2. **Belean, B.**, Borda, M., Malutan, M., Biarge, R., V., “FPGA based digital device and microarray image addressing”, Scientific bulletin of “Politehnica” University, Timisoara, Electronics and Communications, ISSN: 1583–3380, 52(66), pp. 15 – 19, 2007.

3. Fazakas, A., Feștilă, L., Borda, M., **Belean, B.**, „Image acquisition solutions for FPGA development boards targeting microarray image processing algorithms”, Int. Conf. Proc. on Applied Electronics, Pilsen, Czech Republic”, ISBN 987-80-7043-654-7, pp. 49-52, 2008

E. Brevete (distincții)

Cerere brevet național OSIM, titlul, „Metoda si arhitectura pentru adresarea automata a imaginilor microarray”, 2010, medaliata cu aur (salon IWIS Varsovia 2010) si cu argint (INVENTIKA Bucuresti 2010), M. Borda, **B. Belean**, R. Terebes, R. Malutan.

F. Granturi / contracte de cercetare (2000-2011)

Granturi

1. Program PN2 IDEI - cod CNCSIS 909/2007 –*Sistem de achizitie si prelucrare de imagini genomice livrate de microarray-uri cDNA* 2007-2010. **membru echipa cercetare**
2. Bursa CNCSIS BD, 207 – 2010, Arhitecturi reconfigurabile pentru prelucrri de imagini.
3. Ian. 2009 – Mar. 2009: grant cercetare AUF (“Agence Universitaire de la Francophonie”).Activitate de cercetare: “FPGA based Hardware architectures for image segmentation” la Universitatea Bordeaux 1, Laborator IMS (“Integration de Materiaux au Systemes”).
4. Ian. 2010 – Mar. 2010: grant cercetare AUF, activitate de cercetare: “Error correcting codes in digital communication” la Universitatea Bordeaux 1, Laborator IMS (“Integration de Materiaux au Systemes”).